

APANESE PATENT OFFICE

PATENT ABSTRACTS OF JAPAN

(11) Publication number:

04080949 A

(43) Date of publication of application: 13.03.1992

(51) Int. CI

HO1L 23/50

(21) Application number:

02195779

(22) Date of filing:

23.07.1990

(54) LEAD FRAME

(57) Abstract:

PURPOSE: To obtain a lead frame most suitable for automating of an assembly process by a method wherein a bar code, which is used as a recognition code, is constituted of a plated layer on the surface on at least one side of an outer and an inner frame.

CONSTITUTION: A bar code 3 is constituted on the surface of an outer frame 17 of a lead frame 1. The code 3 is formed as a recognition code for storing information on the product name, the production number, the quantity and the like of the lead frame 1. The code 3 is basically constituted at the widest region in the lead frame 1 and at an empty region between through holes 18 in the outer frame 17, which does not inflict a fluctuation in characteristics on a resin-sealed semiconductor device at all. This code 3 is formed of a first-applied solder-plated layer 2. In short, the code 3 is formed by a method wherein the nature of the layer 2 that the light reflectivity of the surface of the layer 2

(71) Applicant: HITACHI LTD

HITACHI TOKYO ELECTRON CO

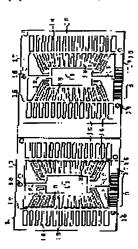
LTD

(72) Inventor:

YAGASAKI MATAYASU

is low compared to the light reflectivity of the surface of the lead frame 1 is utilized, a patterning is performed on the layer 2 and the surface of the base lead frame 1 is exposed.

COPYRIGHT: (C)1992,JPO&Japio



⑩日本国特許庁(JP)。

(1) 特許出願公開

®公開特許公報(A)

平4-80949

@Int. Cl. 4

識別記号

庁内整理番号

東京都青梅市藤橋3丁目3番地2

@公開 平成4年(1992)3月

M 01 L 23/50

9054-4M K

> 未請求 請求項の数 3 (全? 審查請求

❷発明の名称 □

リードフレーム

頭 平2-195779 ②特

平2(1990)7月23日 像出

畊 耆 ⑦発

矢ヶ崎

又 保

東京都肯梅市藤檎3丁回3番地2 日立東京エレクト

クス株式会社内 東京都千代田区神田駿河台4丁目6番地

(D) 関 株式会社日立製作所

の出

日立東京エレクトロニ

クス株式会社

少代 理

収蓄 弁理士 秋田

明經春

1.発房の名称

リードフレーム

- 2. 物許請求の範囲
 - 1.外枠及び内枠で周囲を規定された領域内に前 記外徐又は内枠に一体化された複数本のリード を有するリードフレームにおいて、前記外枠、 内枠の少なくともいずれか一方の表面に、識別 節号としてのバーコードをメッキ層で構成した ことを判徴とするリードフレーム。
 - 2.外科及び内勢で周囲を規定された領域内に簡 記外枠又は内枠に一体化されたタブ吊りリード で支持されるタブを有するリードフレームにお いて、前間タブの半導体ペレットの搭載面と対 向する裏面に識別記号としてのパーコードをメ

塵で構成されることを特徴とする請求項 朗求項2に記載のリードフレーム。

3. 発明の詳細な説明

[産業上の利用分野]

本発明は、半導体製品に使用されるリー ームに関し、特に、半選体製品の製造技術 化に有効なサードフレームに関するもので (世来の技術)

DIP構造、SOP構造等を採用する観 型(レジンモールド型)半導体装置は密路シ を搭載する単導体ペレットを樹脂で気勢封 半導体ペレットはタブ吊りり一ドで支持さ プの表面上に搭載される。半導体ペレット 鑑子(ポンディングパッド)はポンディング を介してインナーリードに鍛紡される。前 ノロチニはニはの声が迂坐難伝ペシットと

特閒平4-80949(

このように構成されるリードフレームは、製品名、製造指号(ロット書号)、数量等の製品管理の製別を人為的に行っている。つまり、リードフレームは、組立工程中、保管中等、それと供せて添付されるコントロールカード (又は一貫伝展或は作業伝展)と呼ばれ用紙で管理される。

(発明が解決しようとする無期)

本路陽者は、前述の報題對止型半導体接触の組 立プロセスの自動化を検討した新采、下記の問題 点を見出した。

前途のリードフレームの人為的な管理方法は組

期されたラベルを貼付ることができないという問題があった。

また、前記ラベルを無理にリードフレームに貼付るをははリードフレームの姿気がの姿気にかった。 基本的に、リードフレームは、インナーリーとのが最小加工で被称が大力を表示がある。 全体が大力に対す、全体が大力に対する。 というできないという問題が生じる。

また、リードフレーム自体に直接パーコードを 印刷することが考えられるが、リードフレームは 金属で形成されているのでインクが載りづらく、 直接印刷できないという問題がある。この問題点 立プロセスの P A システム化或は自動化の s なる。すなわち、組立プロセスのラインに s ードフレーム毎に、それに様付されるヨントルカードに基づき作業者がリードフレーム t し、この識別の結果に基づき作業者が起立: スのラインを制御する必要が生じる。

そこで、リードフレーム自体に撤削記号をこの開別記号を自動的に数取り、リードフリを自動的に組立てなる自動のでは、リードの関連を自動した。サードンレームに形成が、カードン・カードのでは、大きないのでは、大きないのでは、大きないのでは、大きないのでは、大きないのでは、大きないのでは、大きないのでは、大きないのでは、大きないのでは、大きないのでは、大きないのでは、大きないのでは、大きないのでは、大きないのでは、大きないのでは、大きないのでは、大きないのでは、大きないのでは、カードをは、大きないのでは、カードをは、大きないのでは、カードをは、大きないのでは、カードのでは、カードをは、カードをは、カードをは、カードをは、カードをは、カードをは、カードをは、カードをは、カードをは、カードをは、カードでは、カードでは、カードをは、カードでは、カードでは、カードでは、カードでは、カードをは、カー

前記パーコードは一般的に転着剤が坐布: ラベルにパーコードプリンタ (印刷袋匠)で; れる。しかしながら、リードフレームは概 狭すぎるので、リードフレームにパーコー

B、第256頁及び第257頁に記載され1 本発明の目的は、親立プロセスの自動化と なリードフレームを提供することにある。

本発明の然の目的は、前記目的を達成するに、リードフレームの形成工程を低減する: 可能な技術を提供することにある。

本発明の前記ならびにその他の目的と無す 数は、本明細書の記述及び退付図面によって かになるであろう。

(銀瓶を解決するための手段)

本順において関示される発明のうち、代章 ものの報要を簡単に説明すれば、下記のと1 ある。

(1) 外枠及び内枠で周囲を規定された領な 前配外枠又は内枠に一体化された複数本の「

特開平4-80949 (3)

で支持されるタブを有するリードフレームにおいて、前記タブの学導体ペレットの搭載面と対向する裏面に裁別記号としてのパーコードをメッキ層で構成する。

(3) 前記手段 (1) のりードのアウターリードの表面、又は手段 (2) のタブの表面には洋田メッキ層が構成され、前記パーコードは南記半田メッキ層と阿一メッキ層で構成される。

(作 部)

第2図(要認斯面図)で示す。

第1回に示すように、DIP模選を採用する地 脂封止型半導体装置で使用されるリードフレーム 1は複数個連結された多速フレーム構造で構成を れる。この数に限定されないが、リードフレーム 1は何えば6個連結される(6個の機能封止型学 準体設置を接収できる)。

1つの機能封立型半準体装置を機成するリードフレーム1は互いに(第1回中上下に)対向する2個の外枠17、互いに(第1回中定右に)対向する2個の外枠18及びそれらで開題を規定された領域内において構成される。前記互いに対向する外枠17の失々の中央部には内側に伸びるタブ吊りリード12が一体化される。このタブ吊りリード12は、単海体ベレットを搭載するタブ11の平面及方形状の

体装置の観立プロセスでの省为化を固れる。

上述した学段(2)によれば、前記学段(. と同様の作用効果を奏することができる。

上述した手段(8)によれば、前記パーコ・ を構成するメッキ層は辛日メッキ層と同一メ: 工程で形成できるので、メッキ工程で使用さ1 マスクのパターンを変更するだけですみ、新! ーコードを構成するメッキ層を形成する工程も 当する分、リードフレームの製造工程数を低!

以下、本発明の構成について、機関別止型² 体数置を構成するリードフレームに本発明を した一実施鋭とともに説明する。

なお、実施例を説明するための金圏におい¹ 同一機能を有するものは同一符号を付け、そ6 引返しの説明は省略する。

(発明の実施例)

(実施例 1)

本発明の実施例)である截敷銭止型半導体 8 を構成するリードフレームを第1回(平面図)?

れないが、複数本のアウターリード14の天々日 作16に一体化される。前記インサーリード18、 ウターリード14の尖々は両者が一体化された日 においてタイパー15に一体化される。このタイ ー15は外枠17に一体化されそれに支持される。

前記外枠17には、極齢利止製半導体殺罪の組 プロセスにおいて、各組立装置での搬送穴又は 配決め穴として使用される真通穴18が配列され

このように構成されるリードフレーム1は外17の延在する方向(第1回中左右方向)に複数器結される。リードフレーム1は例えばFe-N系合金(例えばNi含有量42又は50[%])、リ系合金等の金質材料で構成する。リードフレム1は簡配金質材料の板材にエッチング加工スプレス打扱き加工を施すことにより形成する。

前記リードフレーム1の外称17の表面にはパーコード3が構成される。パーコード3はリードフレーム1の製品名、製造番号(ロット番号)、数量等の情報を記憶する識別記号として形成される。パーコード3は、基本的にリードフレーム1中において最っとも報酬にから特性の変動を与えない

中間 2 を形成すると共に、この先付け半田メッキ 間 2 で外称17にパーコード 3 を形成する(22)。パーコード 3 は、先付け学田メッキ暦 2 をメッキす る際にタブ11、インナーリード18の安々を接置するツルダーレジスト膜を繋用し、先付け半田メッキ層 2 をパターンニングすることにより形成される。この先付け半田メッキ層 2 を形成することにより、リードフレーム 1 が完成する。

次に、リードフレーム1のタブ11の表面上に半 連体ペレットを搭載する(23)。 この後、前部半準 体ペレットの外部端子(ポンディングパッド)、リ ードフレーム1のインナーリード13の夫々をポン ディングワイヤで接続する(24)。

次に、前記学事体ペレット、タブ11、インナー リード13等を掲載(例えばエポキン系根据)でモー 外移17の貫通穴18間の整銀を構成されるこのパーコード3は記先付け半日の形成に構成されるでから、パーコード2は記光付け、カーム1の表面の光反射率が低いなを表して、クリッキ目はメッキーの表面を開出するというである。

次に、前述のリードフレーム 1 及びそれ した例照対止型半導体装置の組立プロセス て、第 3 図(組立プロセスフロー図)を使用 単に説明する。

まず、金属材料で形成された板状のリー ーム板を用窓する(20)。

次に、前部リードクレーム機にエッチン 又はプレス打扱き加工を施し(21)。タブ11 ナーリード18、アウターリード14、内枠16 17等がパターンニングをれたリードフレー 形成する。

次に、前記リードフレーム1に先付け半

リードフレーム 1 の外枠 17、内枠 16の火々 ウターリード14、インナーリード 18、タフ ード12の失々が切り難される。

別記リードフレーム1のタブ11に半導ダトを搭載する工程をでは、リードフレールが飲意では、リードフレールが耐水では、リードの多数では、リードの表が成立れるのうインの自動が行われるのラインの各工程が耐えるも、自動に担立をは、動きに配立を関係した。自動に担立を表している。

前記りードフレーム 1 の切断及び能型 i た後、エージング 〈29〉、テスティング 〈30 ての組動對止型半導体装置の外間検査 〈31 れた領域内に前記内後16(又は外枠17)に一体化さ れた複数本のリード13及び14を有するリードフレ ームしにおいて、前包外作17(又は内枠16)の袋面 に、微別記号としてのパーコード3を先付け半例 メッキ層2で構成する。この構成により、先付け 学問メッキ層2は金属性のリードフレーム1の表 顕 への接着性が高く、又先付け半田メッキ兄2は リソグラフィ技術の解像度で決定される機器加工 ができるので、パーコード3をリードフレーム1 に簡単に構成できる。この結果、製品名、製造書 号」数量等の錯報をバーコード3としてサードフ レーム1に記憶で含るので、樹脂封正型半端体製 匿の組立プロセス、具体的にはペレット付け工器、 ワイヤポンディング工程、椒脂モールド工程、各 種試験工程、リードフレーム1の枠体の切断及び 成濫工程の夹々において、自動化を図ることがで き、樹脂對止型半導体験屋の観立プロセスでの常 力化を図れる。

走た、前記リードフレーム1のアウターリード 14の表面には発付け半辺メッキ層2が構成され、

一ド3は先付け半田メッキ罪?で構成される。

このように構成されるリードフレームしは、 約 記笑施制「とほぼ同様の効果を実することができる。

(実施例证)

本実施例頁は、リードフレーム1のタブ11の裏面にパーコード3を設けた、本発明の第3 実施例である。

本発明の実施領国である機能封止型半準件数型を構成するリードフレームを第5節(平面図)で示す。

第5回に示すように、本実施例型のリードフレーム 1 はタブ11の裏面にパーコード 3 が構成される。前提実施例 1、 B の失々と弱機に、先付け半田メッキ層 2 はタブ11の表面にも形成され、パー

部記パーコード3は約記先付け半四メッキ層2 同一メッキ層で構成される。この構成先代付の 記パーコード3を構成されるよッキ層は先付の メッキ層2と同一メッキ屋を形成でも 先付け半四メッキ工程で使用されるソンキ 大ト(マスク)のパキーンを変するだった。 スト(マスク)のパターンを変するだった。 ストパーコード3を構成であるメッキ層を形成で 工程に相当するか、リードツレーム1の製造工 数を低級できる。

〔実。施 俩 []

本実施例 D は、リードフレーム1の外枠17の に内枠15にもパーコード3を設けた、本発明の 2 実施例である。

本発明の実施例目である制度対止型半導体装 を構成するリードフシームを第4 頭(平原原)で

第4回に示すように、本実務的Iのリードフーム 1 は、外移17の他に内枠16の表面にもパーード3が構成され、ほぼ枠体の全層にパーコー 3が構成される。前記実施例 1 と同様に、パー

実施例に基づ自具体的に説明したが、本発明は 前記実施例に限定されるものではなく、 その要 も逸説しない範囲において程々変更可能である とは初齢である。

例えば、本発明は、リードフレーム1のインーリード18の表面に形成される、ポンダビリテを向上するAgメッキ層でパーコード3を構成でもよい。

また、本発明は、リードフレーム1の表面と 反射率の異なる堆積金額膜、制脂膜等でパーコ ドを構成してもよい。 /

また、本発明は、DIP構造に限らず、SO 構造等の他の構造を採用する機能対比型半導体 置や、リードフレームを使用するセラミック 型半導体装置に適用することができる。

遊供できる.

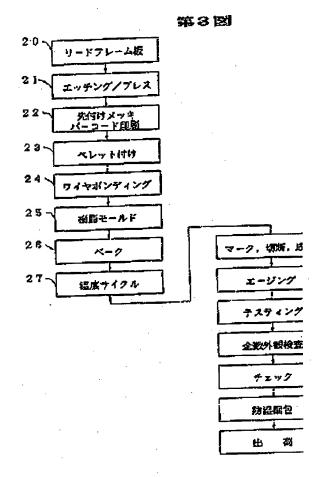
前記効果を実するためのリードフレームの製造 工程数を低減できる。

4、図面の簡単な説明

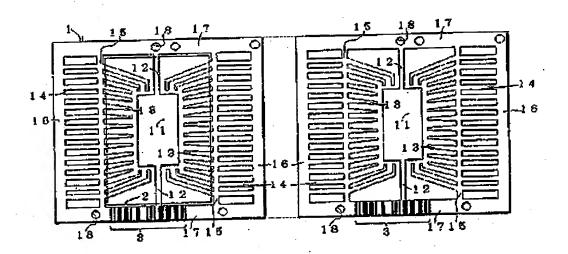
第1図は、本発明の実施例Iである例解学を 第2回は、対象は、対象を 第3回は、対象を 第3回は、 第3回は、

図中、1 … リードフレーム、2 … 先付け半田メッキ層、3 … パーコード、11 … タブ、12 … タブ吊りリード、13 … インナーリード、14 … アウターリード、16 … 内枠、17 … 外枠である。

代港人 非雅士 秋田叙書



第1図



第4図

